

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-357412

(43)Date of publication of application : 26.12.2001

(51)Int.Cl. G06T 15/40

(21)Application number : 2000-180700

(71)Applicant : VICTOR CO OF JAPAN LTD

(22)Date of filing : 16.06.2000

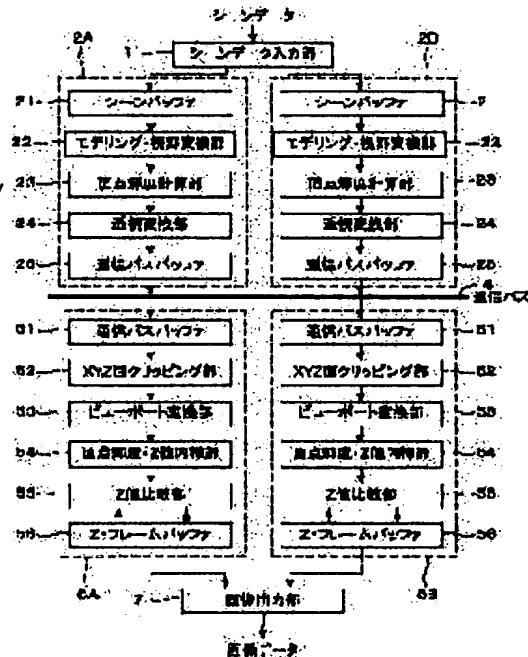
(72)Inventor : NAKAO HAYATO

(54) PICTURE GENERATING METHOD

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a picture generating means capable of attaining a high speed by making parallel processing properly.

SOLUTION: Vertex processing units 2A and 2b carry out the coordinate system transformation of each object in parallel and divides a screen within a perspective coordinate system obtained by coordinate system transformation into two parts. Pixel processing units 5A and 5B removes a polygon entirely projecting to the outside from the divided parts by each of the divided parts and removes a part projecting to the outside from a polygon partially projecting to the outside to carry out writing processing of the luminance and the depth value of a pixel of a small depth value in a Z frame buffer in parallel.



LEGAL STATUS

[Date of request for examination] 27.09.2002

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2001-357412

(P2001-357412A)

(43)公開日 平成13年12月26日 (2001.12.26)

(51)Int.Cl.
G 0 6 T 15/40

識別記号
2 0 0

F I
G 0 6 T 15/40

テ-マコト[®] (参考)
2 0 0 5 B 0 8 0

審査請求 未請求 請求項の数 1 O L (全 5 頁)

(21)出願番号 特願2000-180700(P2000-180700)

(22)出願日 平成12年6月16日 (2000.6.16)

(71)出願人 000004329

日本ピクター株式会社
神奈川県横浜市神奈川区守屋町3丁目12番地

(72)発明者 中尾 早人

神奈川県横浜市神奈川区守屋町3丁目12番地 日本ピクター株式会社内

(74)代理人 100105119

弁理士 新井 孝治

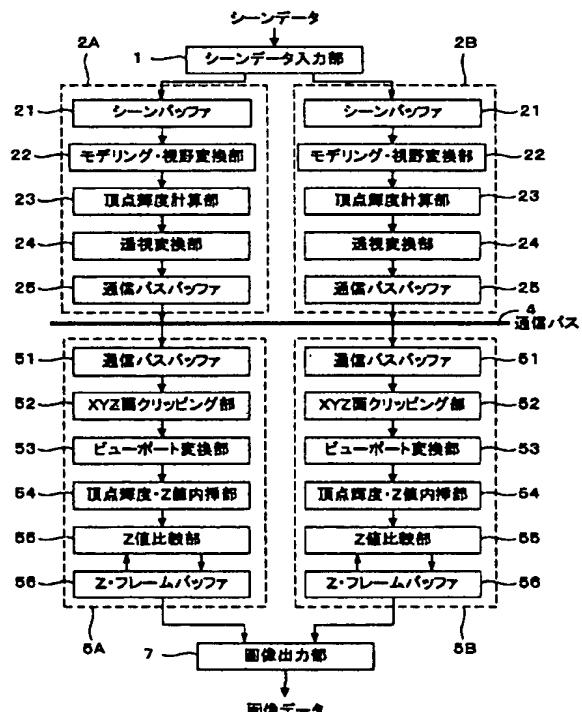
Fターム(参考) 5B080 AA13 BA01 BA02 BA03 BA04
BA05 CA03 CA05 GA03

(54)【発明の名称】 画像生成方法

(57)【要約】

【課題】 处理の並列化を適切に行い、高速化を図ることができる画像生成方法を提供する。

【解決手段】 頂点処理ユニット2A、2Bにより、物体毎の座標系変換を並列に実行し、座標系変換により得られる透視座標系内の画面を2分割し、画素処理ユニット5A、5Bにより、分割した部分毎に、その部分から全体が外側に出る多角形の除去、及び一部が外側に出る多角形はその外側に出る部分の除去を行い、奥行き値の小さい画素の輝度及び奥行き値をZ・フレームバッファに書き込む処理を並列に実行する。



【特許請求の範囲】

【請求項1】 3次元空間中に配置した物体を基本形状である多角形の集まりとして定義し、格子状に並んだ画素で構成される画面上の各画素位置に対応した、視点からの距離を表す奥行き値および輝度値を格納するバッファを用いて、前記奥行き値に基づいて隠面消去した画像を生成する画像生成方法において、

前記多角形の頂点の透視変換を物体毎に並列に実行することにより、前記物体毎の、透視変換した物体データを生成し、

透視座標系における画面をm分割し（mは2以上の整数）、

m分割したそれぞれの画面毎に、下記ステップ1)～4)を並列に実行することを特徴とする画像生成方法：

- 1) 前記物体データに基づいて、その分割した画面の外側に前記多角形が出ているか否かを判定し、
- 2) 前記画面の外側に前記多角形の全体が出ている場合にはその多角形を破棄し、
- 3) 前記画面の外側に前記多角形の一部が出ている場合には、その出ている部分のみを破棄し、
- 4) 前記画面内に存在する多角形内部の画素毎に輝度及び奥行き値を算出し、該算出した奥行き値が、前記バッファに格納されている、対応する画素の奥行き値より小さいときは、その算出した奥行き値及び輝度を前記バッファに書き込む。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、コンピュータグラフィックスにおける3次元形状物体の画像生成方法に関する。

【0002】

【従来の技術】コンピュータグラフィックス(CG)における一般的な画像生成方法では、物体を3次元空間に配置した複数の多角形によって表現し、3次元空間における視点位置、光源位置を決め、視点から見た画像を生成する。図4はこのような画像生成方法を実施する装置の構成を示すブロック図である。

【0003】シーンデータは、物体を表現した多角形の頂点座標や物体の色といった物体データ、視点座標・視線の向き・視点からスクリーンまでの距離・スクリーンの中心から端までの距離といった視点データ、光源座標・光線の向き・平行光源や点光源といった光源の種類や光源の色といった光源データから成る。そのようなシーンデータをシーンデータ入力部101から入力して、シーンバッファ102に格納する。

【0004】モデリング・視野変換部103は、シーンバッファ102からシーンデータを読み出し、多角形の頂点、光源、視点を定義した3次元座標を、図5(a)に示すように、視点が原点で視線の向きがZ軸(ZE軸)と平行な3次元座標(視点座標系)に変換する。

【0005】頂点輝度計算部104は、光源座標、光線の向き、光源の種類、光源の色、多角形の頂点座標、多角形の法線ベクトル、多角形が表現している物体の色から多角形の頂点における輝度を計算する。透視変換部105は、図5(a)に示すように視点座標系のZE軸方向にZE軸と垂直なスクリーン(画面)SCを定義し、視点座標系において視点から見てスクリーンSCを透視した空間を、スクリーンSCの横がXP=-1～1、スクリーンSCの縦がYP=-1～1、ZE軸とスクリーンSCの交点POが原点O、ZE軸の無限大がZP=1になる変換を行なう。この変換により、図5(b)に示す透視座標系が得られる。

【0006】XYZ面クリッピング部106は、透視座標系においてXP=-1～1、YP=-1～1、ZP=0～1の範囲から多角形全体が出ている場合には、その多角形を破棄し、多角形の一部が出ている場合には、その出ている部分のみを破棄する。

【0007】ビューポート変換部107は、図5(c)に示すように、透視座標系においてXP=-1～1、YP=-1～1で表されたスクリーンSCを、XS=0～VSX(=横の画素数-1)、YS=VSY(=縦の画素数-1)～0に変換し、透視座標系においてZP=0～1で表された奥行きを、ZS=0～VSZ(=2³²-1)といった整数に変換する。変換後の座標系をスクリーン座標系と呼ぶ。図5(c)において(VCX、VCY)は、ビューポートの中心座標である。

【0008】頂点輝度・Z値内挿部108は、多角形頂点の輝度とZ値(奥行き値)を内挿して、多角形内部の画素の輝度とZ値を求める。Z値比較部109は、多角形内部の画素について、内挿で求めたZ値とZ・フレームバッファ110から読み出したZ値とを比較し、内挿で求めたZ値が小さい場合はZ・フレームバッファ110に内挿で求めたZ値と、内挿で求めた輝度とを書き込む。内挿で求めたZ値が大きい場合は、バッファ110への書き込みは行なわない。なお、Z・フレームバッファ110は、シーンデータをモデリング・視野変換部103に入力する前に初期化を行なう。すべてのシーンデータの処理が終ったら、画像出力部111は、Z・フレームバッファ110から輝度データを読み出して出力する。

【0009】

【発明が解決しようとする課題】従来より処理能力の高い画像生成装置を実現しようとする場合、並列化が有効である。モデリング・視野変換部103から頂点輝度・Z値内挿部108までは物体単位での並列化が可能だが、Z値比較部109は、物体単位では処理を並列化できない問題があった。本発明はこの点に着目してなされたものであり、処理の並列化を適切に行い、高速化を図ることができる画像生成方法を提供すると目的とする。

【0010】

【課題を解決するための手段】上記目的を達成するため請求項1に記載の発明は、3次元空間中に配置した物体を基本形状である多角形の集まりとして定義し、格子状に並んだ画素で構成される画面上の各画素位置に対応した、視点からの距離を表す奥行き値および輝度値を格納するバッファを用いて、前記奥行き値に基づいて隠面消去した画像を生成する画像生成方法において、前記多角形の頂点の透視変換を物体毎に並列に実行することにより、前記物体毎の、透視変換した物体データを生成し、透視座標系における画面をm分割し（mは2以上の整数）、m分割したそれぞれの画面毎に、下記ステップ1)～4)を並列に実行することを特徴とする：1)前記物体データに基づいて、その分割した画面の外側に前記多角形が出ているか否かを判定し、2)前記画面の外側に前記多角形の全体が出ている場合にはその多角形を破棄し、3)前記画面の外側に前記多角形の一部が出ている場合には、その出ている部分のみを破棄し、4)前記画面内に存在する多角形内部の画素毎に輝度及び奥行き値を算出し、該算出した奥行き値が、前記バッファに格納されている、対応する画素の奥行き値より小さいときは、その算出した奥行き値及び輝度を前記バッファに書き込む。

【0011】

【発明の実施の形態】以下本発明の実施の形態を図面を参照して説明する。図1は本発明の一実施形態にかかる画像生成装置の構成を示す図であり、この装置は、シーンデータ入力部1と、同様の処理を並列に実行する2つの頂点処理ユニット2A、2Bと、通信バス4と、同様の処理を並列に実行する2つの画素処理ユニット5A、5Bと、画像出力部7とからなる。

【0012】頂点処理ユニット2A、2Bは、それぞれシーンバッファ21と、モデリング・視野変換部22と、頂点輝度計算部23と、透視変換部24と、通信バスバッファ25とからなり、画素処理ユニット5A、5Bは、それぞれ通信バスバッファ51と、XYZ面クリッピング部52と、ビューポート変換部53と、頂点輝度・Z値内挿部54と、Z値比較部55と、Z・フレームバッファ56とからなる。

【0013】図1の装置では、シーンデータをシーンデータ入力部1から入力して、それぞれの頂点処理ユニット2A、2Bのシーンバッファ21に格納する。頂点処理ユニット2A、2Bは、物体毎に処理を行うので、頂点処理ユニット2Aのシーンバッファ21には、頂点処理ユニット2Aで処理する物体データを格納し、頂点処理ユニット2Bのシーンバッファ21には、頂点処理ユニット2Aで処理する物体データを格納する。

【0014】視点データ及び光源データは、頂点処理ユニット2A、2Bとも使用するので、両方のシーンバッファ21に格納する。頂点処理ユニット中のモデリング

・視野変換部22、頂点輝度計算部23、透視変換部24は、従来例と同様の機能を有する。したがって、透視変換部24から透視変換後の物体データが outputされ、通信バスバッファ25に格納され、通信バス4を介して全ての画素処理ユニット5A、5Bの通信バスバッファ51に転送される。

【0015】画素処理ユニット5A、5BのXYZ面クリッピング部52は、通信バスバッファ51から物体データを読み込む。画素処理ユニットの並列数は、画面の分割数と一致させる。すなわち図1に示す構成は、画面を図2に示すように2分割する場合に対応している。

【0016】図2(a)に示すように垂直方向の分割を行なう場合、画素処理ユニット5AのXYZ面クリッピング部52は、透視座標系においてXP=-1～1、YP=-1～0、ZP=0～1の範囲から多角形全体が出ている場合には、その多角形を破棄し、多角形の一部が出ている場合には、その出ている部分のみを破棄する。

【0017】画素処理ユニット5Aのビューポート変換部53は、透視座標系においてXP=-1～1、YP=-1～0で表されたスクリーンSCの半分を、XS=0～(横の画素数-1)、YS=(縦の画素数/2-1)～0に変換し、透視座標系においてZP=0～1で表された奥行きを、ZS=0～(2³²-1)といった整数に変換する。

【0018】一方画素処理ユニット5BのXYZ面クリッピング部52は、透視座標系においてXP=-1～1、YP=0～1で表されたスクリーンSCの半分を、XS=0～(横の画素数-1)、YS=(縦の画素数/2-1)～0に変換し、透視座標系においてZP=0～1で表された奥行きを、ZS=0～(2³²-1)といった整数に変換する。

【0019】画素処理ユニット5Bのビューポート変換部53は、透視座標系においてXP=-1～1、YP=0～1で表されたスクリーンSCの半分を、XS=0～(横の画素数-1)、YS=(縦の画素数/2-1)～0に変換し、透視座標系においてZP=0～1で表された奥行きを、ZS=0～(2³²-1)といった整数に変換する。

【0020】また図4(b)に示すように水平方向の分割を行なう場合、画素処理ユニット5AのXYZ面クリッピング部52は、透視座標系においてXP=-1～0、YP=-1～1で表されたスクリーンSCの半分を、XS=0～(横の画素数/2-1)、YS=(縦の画素数-1)～0に変換し、透視座標系においてZP=0～1で表された奥行きを、ZS=0～(2³²-1)といった整数に変換する。

【0021】画素処理ユニット5Aのビューポート変換部53は、透視座標系においてXP=-1～0、YP=-1～1で表されたスクリーンSCの半分を、XS=0～(横の画素数/2-1)、YS=(縦の画素数-1)～0に変換し、透視座標系においてZP=0～1で表された奥行きを、ZS=0～(2³²-1)といった整

数に変換する。

【0022】画素処理ユニット5BのXYZ面クリッピング部52は、透視座標系においてXP=0~1, YP=-1~1, ZP=0~1の範囲から多角形全体が出ている場合には、その多角形を破棄し、多角形の一部が出ている場合には、その出ている部分のみを破棄する。

【0023】画素処理ユニット5Bのビューポート変換部53は、透視座標系においてXP=0~1, YP=-1~1で表されたスクリーンSCの半分を、XS=0~(横の画素数/2-1), YS=(縦の画素数-1)~0に変換し、透視座標系においてZP=0~1で表された奥行きを、ZS=0~(2³²-1)といった整数に変換する。

【0024】画素処理ユニット5A, 5B内の頂点輝度・Z値内挿部54及びZ値比較部55は、図4に示した従来技術の頂点輝度・Z値内挿部108及びZ値比較部109と同様の機能を有しており、その説明を省略する。各画素処理ユニットのZ・フレームバッファ56の容量は従来例の1/2で良い。

【0025】すべてのシーンデータの処理が終ったら、画像出力部7は全ての画像処理ユニットのZ・フレームバッファから輝度データを読み出して出力する。以上のように本実施形態では、物体毎の座標系変換を行う頂点処理ユニットを2つ並列に設けるとともに、画面を2分割し、分割した部分毎の処理を行う画素処理ユニットを分割数に等しい数だけ設けて並列に動作させるようにしたので、従来より高速に画像生成を行うことが可能となる。

【0026】なお本発明は上述した実施形態に限るものではなく、種々の変形が可能である。例えば、上述した実施形態では、画面を2分割する例を示したが、分割数はこれに限るものではなく、2以上の任意の数にすることができる。例えば画面を4分割する場合は、画素処理ユニットを4個使用し、並列に動作させればよい。画面分割は、縦・横とも可能なので、分割方法は図3(a), (b), (c)のいずれでも良い。また頂点処

理ユニットの数も2個に限るものではなく、2以上の任意の数にすることができる。

【0027】

【発明の効果】以上詳述したように本発明によれば、多角形の頂点の透視変換を物体毎に並列に実行することにより、物体毎の、透視変換した物体データが生成され、透視座標系における画面がm分割され、m分割されたそれぞれの画面毎に、下記ステップ1)~4)が並列に実行される：1) 前記物体データに基づいて、その分割した画面の外側に前記多角形が出ているか否かを判定し、2) 前記画面の外側に前記多角形の全体が出ている場合にはその多角形を破棄し、3) 前記画面の外側に前記多角形の一部が出ている場合には、その出ている部分のみを破棄し、4) 前記画面内に存在する多角形内部の画素毎に輝度及び奥行き値を算出し、該算出した奥行き値が、前記バッファに格納されている、対応する画素の奥行き値より小さいときは、その算出した奥行き値及び輝度を前記バッファに書き込む。すなわち本発明によれば、物体単位での処理の並列化と、分割した画面毎の処理の並列化とが組み合わせて実現され、3次元画像生成を高速に行うことができる。

【図面の簡単な説明】

【図1】本発明の一実施形態にかかる画像生成装置の構成を示すブロック図である。

【図2】画面を2分割する方法を示す図である。

【図3】画面を4分割する方法を示す図である。

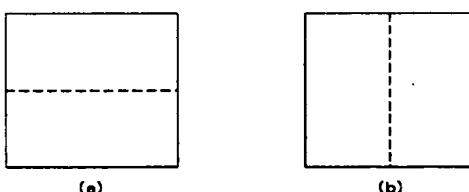
【図4】従来の画像生成装置の構成を示すブロック図である。

【図5】座標系の変換を説明するための図である。

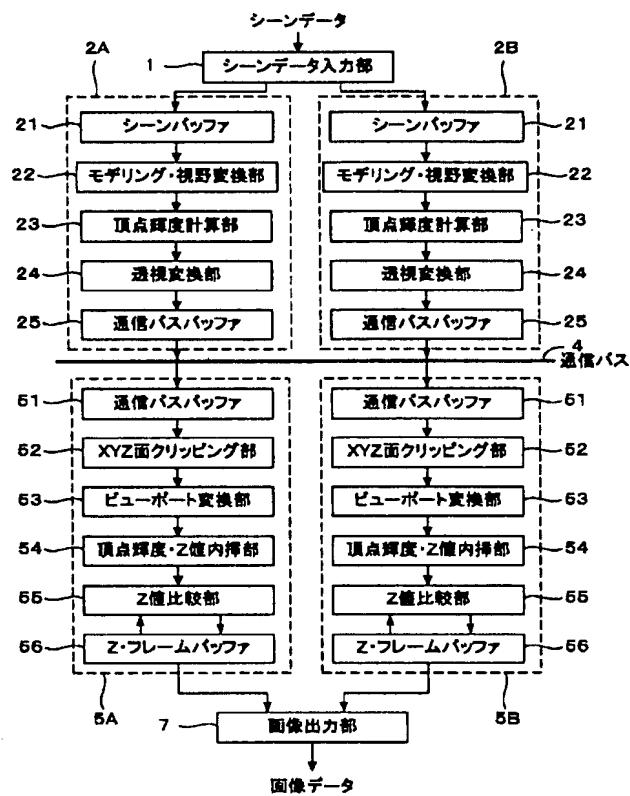
【符号の説明】

- 1 シーンデータ入力部
- 2A, 2B 頂点処理ユニット
- 4 通信バス
- 5A, 5B 画素処理ユニット
- 7 画像出力部
- 56 Z・フレームバッファ

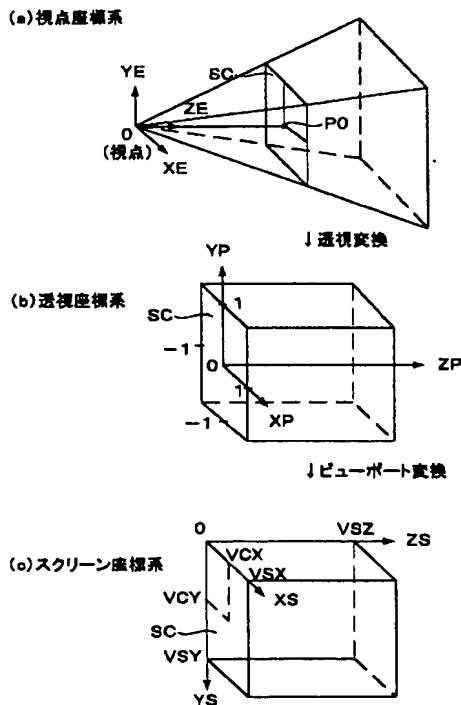
【図2】



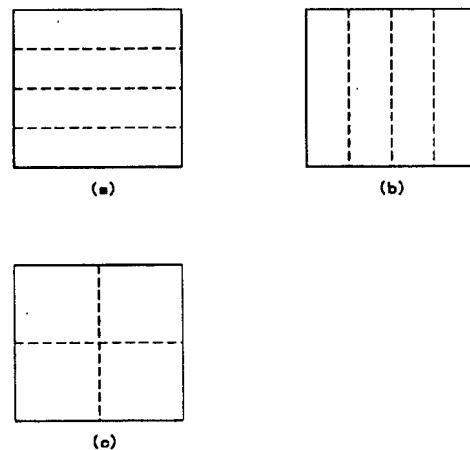
【図1】



【図5】



【図3】



【図4】

